

2025 年 3 月 5 日

各 位

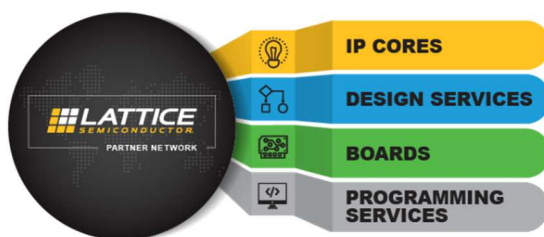
〒937-0041 富山県魚津市吉島 829
株式会社シキノハイテック
代表取締役社長 宮本 昭仁
TEL 0765-22-3477

Lattice Semiconductor の Partner Network に加入

LATTICE 社製 FPGA ユーザー様へ画像処理・高速インターフェースに
特化した FPGA 設計受託・IP コアをご提供

株式会社シキノハイテック(以下、シキノハイテック)は、Lattice Semiconductor Corp. (以下、Lattice 社)の Partner Network に「Design Services Partner ・ IP Provider Partner」として加入致しました。

この度の Lattice 社パートナー加入出来た事により、Lattice 社製 FPGA ユーザー様に対し、FPGA 設計サービスおよび IP コアを迅速にご提供できるようになりました。



Lattice Partner Network は、Lattice 社から信頼を得ている技術パートナーの Lattice ベースのソリューションを通じて、顧客の開発を革新・加速させる事を支援する成長中の FPGA エコシステムです。詳細については、Lattice Partner Network のウェブページをご覧ください。

Partner Network Page : <https://www.latticesemi.com/ja-JP/Support/Partners>

【お問合せ先】

株式会社シキノハイテック 東京デザインセンター
〒105-0011 東京都港区芝公園 1-1-12 芝公園電気ビルディング 9F
MAIL : med_eigy@shikino.co.jp
TEL : 03-5777-3340